



Рабочая программа дисциплины разработана в соответствии с:

- Федеральный государственный образовательный стандарт высшего образования - бакалавриат по направлению подготовки 27.03.04 – Управление в технических системах, утвержденный приказом Министерства науки и высшего образования Российской Федерации № 871 от 31 июля 2020 года, зарегистрированный в Минюсте 26 августа 2020 года, рег. номер 59489 (далее – ФГОС ВО).

Рабочая программа дисциплины включает в себя оценочные материалы для проведения текущего контроля успеваемости и промежуточной аттестации по дисциплине (п.8 Фонд оценочных средств для проведения текущего контроля успеваемости, промежуточной аттестации по итогам освоения дисциплины)

Автор: Данилова Нина Еремеевна, ст. преподаватель кафедры ИТЭСУ

Программа одобрена на заседании кафедры ИТЭСУ (протокол №10 от 10.04.2021).

# 1. Перечень планируемых результатов обучения, соотнесенных с планируемыми результатами освоения образовательной программы (Цели освоения дисциплины)

1.1 Целями освоения дисциплины (модуля) «Микропроцессорные устройства систем управления» являются:

- изучение состояния современной микропроцессорной техники и тенденций ее развития; математических основ функционирования цифровой вычислительной техники; архитектур и систем команд микропроцессоров и микроконтроллеров; приемов их программирования; способов сопряжения компонентов микропроцессорной системы.

- научить студентов использовать методологию современных инструментальных средств микропроцессорных устройств систем управления;
- классифицировать микропроцессорные системы;
- выбирать корректный метод решения задач микропроцессорных систем;
- использовать компьютерные технологии реализации микропроцессорных устройств.

1.2. Области профессиональной деятельности и (или) сферы профессиональной деятельности, в которых выпускники, освоившие программу, могут осуществлять профессиональную деятельность:

*40 Сквозные виды профессиональной деятельности в промышленности (в сферах: обеспечения выпуска (поставки) продукции, соответствующей требованиям нормативных документов и технических условий; метрологического обеспечения разработки, производства, испытаний и эксплуатации продукции; исследования, разработки и эксплуатации средств и систем автоматизации и управления различного назначения; повышения эффективности производства продукции с оптимальными технико-экономическими показателями путем применения средств автоматизации и механизации).*

1.3. К основным задачам изучения дисциплины относится подготовка обучающихся к выполнению трудовых функций в соответствии с профессиональными стандартами:

Код и наименование профессионального стандарта	Обобщенные трудовые функции			Трудовые функции		
	код	наименование	уровень квалификации	наименование	код	уровень (подуровень) квалификации
40.057 Специалист по автоматизированным системам управления машиностроительным предприятием	В	Ввод в действие АСУП	5	Планирование предварительных испытаний и опытной эксплуатации АСУП	В/02.5	5
			5	Техническое обслуживание АСУП	В/03.5	

	С	Разработка	6	Определение	С/01.6	6
		АСУП		целесообразности автоматизации процессов управления в организации		
		АСУП	6	Разработка информационного обеспечения АСУП	С/02.6	6
	6		Разработка заданий на проектирование оригинальных компонентов АСУП	С/03.6	6	
	6		Контроль ввода в действие и эксплуатации АСУП	С/04.6	6	

1.4. Компетенции обучающегося, формируемые в результате освоения дисциплины

Наименование категории (группы) компетенций	Код и наименование компетенций	Код и наименование индикатора достижения компетенции	Перечень планируемых результатов обучения
Разработка АСУП	ПК-2. Способен разрабатывать информационное обеспечение АСУП	<p>ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации</p> <p>ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП</p> <p>ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП</p>	<p><b>Знать:</b></p> <ul style="list-style-type: none"> <li>стандартные программные средства с целью получения математических моделей процессов и объектов автоматизации и управления</li> <li>-принципы математического и имитационного моделирования систем</li> <li>- основные этапы и тенденции развития языков программирования.</li> <li>- хотя бы один метод проведения вычислительных экспериментов</li> </ul> <p><b>Уметь:</b></p> <ul style="list-style-type: none"> <li>- под руководством наставника проводить вычислительные эксперименты с использованием стандартных программных средств с целью получения математических моделей процессов и объектов автоматизации и управления</li> <li>- использовать существующие алгоритмы для автоматизации</li> </ul>

		<p>решения задач.</p> <ul style="list-style-type: none"> <li>- применять метод вычислительных экспериментов на практике</li> <li>- работать на компьютере с использованием базовых ППП, моделировать простейшие устройства телекоммуникаций.</li> </ul> <p><b>Владеть:</b></p> <ul style="list-style-type: none"> <li>- основными методами и технологиями проведения вычислительных экспериментов с целью получения математических моделей процессов и объектов автоматизации и управления</li> <li>- начальными знаниями алгоритмизации.</li> <li>- основами математических методов в задачах идентификации и диагностики систем.</li> <li>- базовыми навыками работы на компьютере при моделировании простейших устройств телекоммуникаций.</li> </ul>
--	--	--

## 2. Место дисциплины в структуре ОПОП

Дисциплина «Микропроцессорные устройства систем управления» относится к Обязательной части Блока 1 формируемой участниками образовательных отношений учебно-образовательного плана, обучающихся по очной и заочной форме обучения, и является специальной дисциплиной в освоении знаний.

Для освоения дисциплины: «Микропроцессорные устройства систем управления» необходимы знания по дисциплинам: Вычислительная математика, Электротехника и электроника, Информатика, Системное программное обеспечение.

Отличительной особенностью данной дисциплины является сочетание теоретической части, реальных примеров и оригинальных практических заданий, содержащих исследовательскую составляющую, что способствует формированию у студентов исследовательских и аналитических компетенций, развитию творческого и интеллектуального потенциала.

## 3. Объем дисциплины

Общая трудоемкость дисциплины составляет 4 зачетных единицы (144 академических часа), в том числе

**очная форма обучения:**

Семестр	5
лекции	16

лабораторные занятия	32
семинары и практические занятия	-
контроль: контактная работа	0,3
контроль: самостоятельная работа	35,7
расчетно-графические работы, курсовые работы (проекты): контактная работа	2
расчетно-графические работы, курсовые работы (проекты): самостоятельная работа	34
консультации	1
<i>Контактная работа</i>	<i>51,3</i>
<i>Самостоятельная работа</i>	<i>92,7</i>

Вид промежуточной аттестации (форма контроля): экзамен

#### заочная форма обучения:

Семестр	5,6
лекции	10
лабораторные занятия	12
семинары и практические занятия	-
контроль: контактная работа	0,3
контроль: самостоятельная работа	35,7
расчетно-графические работы, курсовые работы (проекты): контактная работа	2
расчетно-графические работы, курсовые работы (проекты): самостоятельная работа	34
консультации	1
<i>Контактная работа</i>	<i>25,3</i>
<i>Самостоятельная работа</i>	<i>118,7</i>

Вид промежуточной аттестации (форма контроля): экзамен.

#### 4. Содержание дисциплины, структурированное по темам (разделам)

Очная форма обучения

Тема (раздел)	Распределение часов			Самостоя- тельная работа	Формируемые компетенции (код)
	Лекции	Лабораторные занятия	Практические занятия		
1. Основы архитектуры микропроцессорных систем				14	ПК-2
2. Основы архитектуры микроконтроллеров	2			4	ПК-2
3. Основы языка программирования	2	2			ПК-2
4. Структура проекта в среде проектирования		2		4	ПК-2
5. Создание проекта программы в среде проектирования	2				ПК-2
6. Генерация управляющих импульсных сигналов с использованием параллельных портов ввода/вывода		2		4	ПК-2
7. Устройства		2		8	ПК-2

отображения информации					
8. Семисегментный индикатор	2			4	ПК-2
9. Обработчик семисегментного		2			ПК-2
10. индикатора					
11. Принципы динамической индикации				4,7	ПК-2
12. Индикатор состояния		2		4	ПК-2
13. Светофор с таймером обратного отсчета		2			ПК-2
14. Устройства ввода двоичных данных	2	2		4	ПК-2
15. Кнопки, клавиатуры и дискретные датчики		2			ПК-2
16. Работа параллельных портов на ввод	2			4	ПК-2
17. Телеграфный манипулятор		2		4	ПК-2
18. Обработка матричной клавиатуры		2			ПК-2
19. Цифровая клавиатура				4	ПК-2
20. Таймеры/счетчики микроконтроллеров		2		4	ПК-2
21. Устройство подачи световых и звуковых сигналов	2	2		4	ПК-2
22. Аналого-цифровые преобразования	2	2		4	ПК-2
23. Измерение амплитудных параметров аналоговых		2		4	ПК-2
24. сигналов					
25. АЦП микроконтроллеров		2		8	ПК-2
26. Цифровой термометр				8	ПК-2
Экзамен	0,3			35,7	
	16	32			
Итого	51,3			92,7	

### Заочная форма обучения

Тема (раздел)	Распределение часов			Самостоятельная работа	Формируемые компетенции (код)
	Лекции	Лабораторные занятия	Практические занятия		
1. Основы архитектуры микропроцессорных систем					ПК-2
2. Основы архитектуры микроконтроллеров					ПК-2
3. Основы языка программирования					ПК-2

4. Структура проекта в среде проектирования					ПК-2
5. Создание проекта программы в среде проектирования		2			ПК-2
7. Генерация управляющих импульсных сигналов с использованием параллельных портов ввода/вывода	2				ПК-2
8. Устройства отображения информации					ПК-2
9. Семисегментный индикатор		2			ПК-2
10. Обработчик семисегментного индикатора					ПК-2
12. Принципы динамической индикации	2				ПК-2
13. Индикатор состояния					ПК-2
14. Светофор с таймером обратногоотсчета		2			ПК-2
15. Устройства ввода двоичных данных					ПК-2
16. Кнопки, клавиатуры и дискретные датчики					ПК-2
17. Работа параллельных портов на ввод	2				ПК-2
18. Телеграфный манипулятор		2			ПК-2
19. Обработка матричной клавиатуры					ПК-2
20. Цифровая клавиатура					ПК-2
21. Таймеры/счетчики микроконтроллеров					ПК-2
22. Устройство подачи световых и звуковых сигналов	2				ПК-2
23. Аналого-цифровые преобразования		2			ПК-2
24. Измерение амплитудных параметров аналоговых сигналов					ПК-2
26. АЦП микроконтроллеров	2				ПК-2
27. Цифровой термометр					ПК-2
Экзамен		0,3		35,7	
	10	12			
Итого		25,3		118,7	

## 5. Образовательные технологии, применяемые при освоении дисциплины



Методика преподавания дисциплины и реализация компетентного подхода в изложении и восприятии материала предусматривает использование следующих активных и интерактивных форм проведения групповых, индивидуальных, аудиторных занятий в сочетании с внеаудиторной работой с целью формирования и развития профессиональных навыков обучающихся: лабораторные работы.

## 6. Практическая подготовка

Практическая подготовка реализуется путем проведения практических занятий, предусматривающих участие обучающихся в выполнении отдельных элементов работ, связанных с будущей профессиональной деятельностью. Объем занятий в форме практической подготовки составляет 4 часов (по очной форме обучения), 2 часов (по заочной форме обучения)

### Очная форма обучения

Вид занятия	Тема занятия	Количество часов	Форма проведения	Код индикатора достижений компетенции
Практическое занятие 1	Создание проекта программы в среде проектирования	4	Программа, отчет	ПК-2.1. ПК-2.2. ПК2.3.

### Заочная форма обучения

Вид занятия	Тема занятия	Количество часов	Форма проведения	Код индикатора достижений компетенции
Практическое занятие 1	Создание проекта программы в среде проектирования	2	Программа, отчет	ПК-2.1. ПК-2.2. ПК2.3.

## 7. Учебно-методическое обеспечение самостоятельной работы студентов

Самостоятельная работа студентов предусмотрена учебным планом по дисциплине в объеме 94,7 часа по очной форме обучения, 118,7 часов по заочной форме обучения. Самостоятельная работа реализуется в рамках программы освоения дисциплины в следующих формах:

- работа с конспектом занятия (обработка текста);
- работа над учебным материалом учебника;
- проработка тематики самостоятельной работы;
- поиск информации в сети «Интернет» и литературе;
- выполнение индивидуальных заданий;
- подготовка к сдаче экзамена.

В рамках учебного курса предусматриваются встречи с работодателями.

Самостоятельная работа проводится с целью: систематизации и закрепления полученных теоретических знаний и практических умений обучающихся; углубления и расширения теоретических знаний студентов; формирования умений

использовать нормативную, справочную документацию, учебную и специальную литературу; развития познавательных способностей и активности обучающихся: самостоятельности, ответственности, организованности; формирование самостоятельности мышления, способностей к саморазвитию, совершенствованию и самоорганизации; формирования профессиональных компетенций; развитию исследовательских умений студентов.

Формы и виды самостоятельной работы студентов: чтение основной и дополнительной литературы – самостоятельное изучение материала по рекомендуемым литературным источникам; работа с библиотечным каталогом, самостоятельный подбор необходимой литературы; работа со словарем, справочником; поиск необходимой информации в сети Интернет; конспектирование источников; реферирование источников; составление аннотаций к прочитанным литературным источникам; составление рецензий и отзывов на прочитанный материал; составление обзора публикаций по теме; составление и разработка терминологического словаря; составление хронологической таблицы; составление библиографии (библиографической картотеки); подготовка к различным формам текущей и промежуточной аттестации (к тестированию, контрольной работе, зачету); выполнение домашних контрольных работ; самостоятельное выполнение практических заданий репродуктивного типа (ответы на вопросы, задачи, тесты; выполнение творческих заданий).

Технология организации самостоятельной работы обучающихся включает использование информационных и материально-технических ресурсов образовательного учреждения: библиотеку с читальным залом, компьютерные классы с возможностью работы в Интернет; аудитории (классы) для консультационной деятельности.

Перед выполнением обучающимися внеаудиторной самостоятельной работы преподаватель проводит консультирование по выполнению задания, который включает цель задания, его содержания, сроки выполнения, ориентировочный объем работы, основные требования к результатам работы, критерии оценки. Во время выполнения обучающимися внеаудиторной самостоятельной работы и при необходимости преподаватель может проводить индивидуальные и групповые консультации.

Самостоятельная работа может осуществляться индивидуально или группами обучающихся в зависимости от цели, объема, конкретной тематики самостоятельной работы, уровня сложности, уровня умений обучающихся.

Контроль самостоятельной работы студентов предусматривает: соотнесение содержания контроля с целями обучения; объективность контроля; валидность контроля (соответствие предъявляемых заданий тому, что предполагается проверить); дифференциацию контрольно-измерительных материалов.

Формы контроля самостоятельной работы: просмотр и проверка выполнения самостоятельной работы преподавателем; организация самопроверки, взаимопроверки выполненного задания в группе; обсуждение результатов выполненной работы на занятии; проведение письменного опроса; проведение устного опроса; организация и проведение индивидуального собеседования.

№ п/п	Вид учебно-методического обеспечения
1.	Контрольные задания (варианты).
2.	Тестовые задания.
3.	Вопросы для самоконтроля знаний.
4.	Темы докладов (подготовка презентаций).
5.	Творческие задания.
6.	Типовые задания для проведения текущего контроля успеваемости обучающихся (Тестовые задания, практические задачи, тематика докладов и рефератов)
7.	Задания для подготовки к промежуточной аттестации по дисциплине (Вопросы к экзамену)

## 8. Фонд оценочных средств для проведения текущего контроля успеваемости, промежуточной аттестации по итогам освоения дисциплины

### 8.1. Паспорт фонда оценочных средств

№	Контролируемые разделы (темы) дисциплины	Код и наименование компетенции	Индикатор достижения компетенции	Наименование оценочного средства
1.	Тема 1. Электронная система. Микропроцессоры с сокращенным и полным набором команд. Представление чисел в микропроцессорной системе.	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	Опрос, реферат, программы
2.	Тема 2. Способы адресации переменных в памяти процессора.	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП	Опрос, реферат, программы

			ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	
3.	Тема 3. Структура микроконтроллера.	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	Опрос, реферат, программы
4.	Тема 4. Типы тактирования микроконтроллеров.	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	Опрос, реферат, программы
5.	Тема 5. Порты ввода-вывода. Структура и функциональное назначение портов общего назначения.	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании	Опрос, реферат, программы

			интегрированной АСУП	
6.	Тема 6. Электропотребление и режимы работы микроконтроллеров.	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	Опрос, реферат, программы
7.	Тема 7. Прерывания в микроконтроллерах. События и их обработка в микроконтроллерах.	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	Опрос, реферат, программы
8.	Тема 8. Основные функции модуля таймера-счётчика.	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	Опрос, реферат, программы
9.	Тема 9. Интерфейсы, основные понятия.	ПК-2. Способен разрабатывать	ПК 2.1 Способен проектировать	Опрос, реферат,

		информационное обеспечение АСУП	информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	программы
10.	Тема 10. Интерфейсы UART и SPI.	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	Опрос, реферат, программы
11.	Тема 11. Прямой доступ к памяти (DMA).	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	Опрос, реферат, программы
12.	Тема 12. Преобразования цифровых сигналов в аналоговые (ЦАП).	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик	Опрос, реферат, программы

			информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	
13.	Тема 13. Преобразования аналоговых сигналов в цифровые (АЦП).	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	Опрос, реферат, программы
14.	Тема 14. Постоянные запоминающие устройства.	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	Опрос, реферат, программы
15.	Тема 15. Оперативные запоминающие устройства.	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации	Опрос, реферат, программы

			по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	
16.	Тема 16. Устройства ввода и вывода информации.	ПК-2. Способен разрабатывать информационное обеспечение АСУП	ПК 2.1 Способен проектировать информационную модель данных АСУП, стандартизацию документооборота и характеристик информации ПК 2.2 Может разрабатывать технологические схемы обработки информации по отдельным задачам АСУП ПК 2.3 Способен объединять информационные базы при создании интегрированной АСУП	Опрос, реферат, программы

**Этапы формирования компетенций в процессе освоения ОПОП** прямо связаны с местом дисциплин в образовательной программе. Каждый этап формирования компетенции, характеризуется определенными знаниями, умениями и навыками и (или) опытом профессиональной деятельности, которые оцениваются в процессе текущего контроля успеваемости, промежуточной аттестации по дисциплине (практике) и в процессе итоговой аттестации.

Дисциплина «Микропроцессорные устройства систем управления» является промежуточным этапом комплекса дисциплин, в ходе изучения которых у студентов формируются компетенции ПК-2.

Формирования компетенции ПК-2 начинается с изучения дисциплины «Информатика», «Электротехника электроника», «Теория автоматического управления», учебная практика: технологическая практика.

Завершается работа по формированию ПК-2 у студентов указанных компетенций в ходе «Проектирование автоматизированных систем», «Моделирование систем управления», «Проектная деятельность».

Итоговая оценка сформированности компетенций ПК-2 определяется в период подготовки и сдачи государственного экзамена.

**В процессе изучения дисциплины, компетенции также формируются поэтапно.**

Основными этапами формирования ПК-2 при изучении дисциплины Б1.Д(М)Б27. «Микропроцессорные устройства систем управления» является последовательное изучение содержательно связанных между собой тем учебных занятий. Изучение каждой темы предполагает овладение студентами необходимыми дескрипторами (составляющими) компетенций. Для оценки уровня



сформированности компетенций в процессе изучения дисциплины предусмотрено проведение текущего контроля успеваемости по темам (разделам) дисциплины и промежуточной аттестации по дисциплине – экзамен.

## 8.2. Контрольные задания и материалы, необходимые для оценки знаний, умений и навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы

### 8.2.1. Контрольные вопросы по темам (разделам) для опроса на занятиях

Тема (раздел)	Вопросы
Тема 1. Электронная система. Микропроцессоры с сокращенным и полным набором команд. Представление чисел в микропроцессорной системе.	<ol style="list-style-type: none"> <li>1. Чем аналоговый сигнал отличается от цифрового?</li> <li>2. Какие модули обязательно входят в состав любого процессора?</li> <li>3. Что выполняет арифметико-логическое устройство?</li> <li>4. Что определяет максимальное количество ячеек памяти, с которыми может работать микропроцессор?</li> <li>5. Для чего служит тактовый сигнал в микропроцессоре?</li> <li>6. Для чего служит сигнал сброса?</li> <li>7. Для чего используются регистры общего назначения в микропроцессоре?</li> <li>8. К какой группе команд относятся команды инкремента и декремента?</li> <li>9. Какую функцию выполняют команды переходов?</li> <li>10. Какую функцию выполняет команда инкремента?</li> <li>11. Какие различия между CISC и RISC архитектурами?</li> </ol>
Тема 2. Способы адресации переменных в памяти процессора.	<ol style="list-style-type: none"> <li>1. Что такое прямая адресация?</li> <li>2. Что такое непосредственная адресация?</li> <li>3. Что тип переменной в языке С?</li> <li>4. Если память организована по принципу очереди, это означает, что?</li> <li>5. Если память организована по принципу стека, это означает, что?</li> <li>6. Что такое адресное пространство?</li> </ol>
Тема 3. Структура микроконтроллера.	<ol style="list-style-type: none"> <li>1. Каким образом процессорное ядро может управлять другими модулями микроконтроллера?</li> <li>2. Основное требование к памяти программы?</li> <li>3. Что показывает объём энергозависимой памяти в параметрах микроконтроллера?</li> </ol>
Тема 4. Типы тактирования микроконтроллеров.	<ol style="list-style-type: none"> <li>1. Какой тип колебательного контура или резонатора обеспечивает наилучшую точность и стабильность частоты?</li> <li>2. Какой тип колебательного контура или резонатора может быть встроен в микросхему микроконтроллера?</li> <li>3. Для чего служит PLL?</li> </ol>
Тема 5. Порты ввода-вывода. Структура и функциональное назначение портов общего назначения.	<ol style="list-style-type: none"> <li>1. Что называется модулем выводов общего назначения?</li> <li>2. Что означает обозначение вывода микроконтроллера PD3?</li> <li>3. Если модуль ввода-вывода общего назначения работает в режиме входа, что это означает?</li> </ol>

<p>Тема 6. Электропотребление и режимы работы микроконтроллеров.</p>	<ol style="list-style-type: none"> <li>1. При уменьшении тактовой частоты микроконтроллера, что произойдет с его производительностью?</li> <li>2. При увеличении напряжения питания микроконтроллера, что может произойти с тактовой частотой?</li> <li>3. Какие параметры микропроцессорной системы не влияют на ее энергопотребление?</li> </ol>
<p>Тема 7. Прерывания в микроконтроллерах. События и их обработка в микроконтроллерах.</p>	<ol style="list-style-type: none"> <li>1. Что такое прерывание?</li> <li>2. С какого места начинает выполняться программа после выполнения прерывания?</li> <li>3. Что является событием?</li> <li>4. Что такое радиальные прерывания?</li> <li>5. Что такое векторные прерывания?</li> <li>6. Как происходит обработка прерываний?</li> </ol>
<p>Тема 8. Основные функции модуля таймера-счётчика.</p>	<ol style="list-style-type: none"> <li>1. Какое максимальное число импульсов может посчитать восьмиразрядный счётчик до переполнения?</li> <li>2. Частота следования импульсов равна 2 кГц. Какой максимальный отрезок времени может измерить четырёхразрядный таймер (в миллисекундах)?</li> <li>3. Перечислите режимы работы таймера.</li> <li>4. Что необходимо для увеличения точности измерения временного интервала?</li> <li>5. Что такое ШИМ-сигнал?</li> <li>6. Назовите предназначение сторожевого таймера.</li> </ol>
<p>Тема 9. Интерфейсы, основные понятия.</p>	<ol style="list-style-type: none"> <li>1. Отличие магистрального типа связи от радиального?</li> <li>2. Перечислите названия типов связи с их структурами.</li> </ol>
<p>Тема 10. Интерфейсы UART и SPI.</p>	<ol style="list-style-type: none"> <li>1. Какая кодировка передаваемых данных используется в интерфейсе UART?</li> <li>2. Какой уровень напряжения поддерживается, когда передача не ведётся (UART)?</li> <li>3. Для чего в интерфейсе UART используется бит чётности?</li> <li>4. Какое минимальное количество выводов модуля USART нужно задействовать для обмена данными между двумя модулями?</li> </ol> <p>Примечание: Учитывая земельный вывод.</p>
<p>Тема 11. Прямой доступ к памяти (DMA).</p>	<ol style="list-style-type: none"> <li>1. Какую функцию выполняет DMA?</li> <li>2. Какие параметры указываются при настройке DMA?</li> </ol>
<p>Тема 12. Преобразования цифровых сигналов в аналоговые (ЦАП).</p>	<ol style="list-style-type: none"> <li>1. В сочетании с каким фильтром ШИМ позволяет получить аналоговый сигнал?</li> <li>2. Какие преимущества у схемы с матрицей постоянного импеданса над схемой с суммированием токов?</li> <li>3. Что такое разрешающая способность ЦАП?</li> </ol>
<p>Тема 13. Преобразования аналоговых сигналов в цифровые (АЦП).</p>	<ol style="list-style-type: none"> <li>1. Сколько битным АЦП является компаратор?</li> <li>2. Для чего используется петля гистерезиса при создании компаратора?</li> <li>3. Перечислите все стадии преобразования аналогового сигнала в цифровой.</li> </ol>
<p>Тема 14. Постоянные запоминающие устройства.</p>	<ol style="list-style-type: none"> <li>1. Отличие ОЗУ от ПЗУ?</li> <li>2. В чём отличие технологии NAND от технологии NOR?</li> </ol>

Тема 15. Оперативные запоминающие устройства.	1. Микропроцессор может напрямую считать-записать данные в ОЗУ? 2. Что такое кэш-память? 3. Перечислите способы адресации.
Тема 16. Устройства ввода и вывода информации.	1. Для чего диод подключают к микроконтроллеру вместе с резистором? 2. Сколько выводов микроконтроллера требуется, чтобы подключить матричный индикатор, включающий в себя 100 светодиодов? 3. Для чего служит контроллер дисплея?

### **Шкала оценивания ответов на вопросы**

Шкала оценивания	Критерии оценивания
«Отлично»	Обучающийся глубоко и содержательно раскрывает ответ на каждый теоретический вопрос, не допустив ошибок. Ответ носит развернутый и исчерпывающий характер.
«Хорошо»	Обучающийся в целом раскрывает теоретические вопросы, однако ответ хотя бы на один из них не носит развернутого и исчерпывающего характера.
«Удовлетворительно»	Обучающийся в целом раскрывает теоретические вопросы и допускает ряд неточностей, фрагментарно раскрывает содержание теоретических вопросов или их раскрывает содержательно, но допуская значительные неточности.
«Неудовлетворительно»	Обучающийся не знает ответов на поставленные теоретические вопросы.

### **8.2.2. Темы для докладов**

1. Логические элементы.
2. Синтез булевых функций.
3. Формирователи импульсов на логических элементах.
4. Генераторы импульсов на логических элементах.
5. Мультиплексор, демультимплексор, компаратор.
6. Преобразователи кодов.
7. Сумматоры и АЛУ.
8. Триггерные схемы.
9. Счетчики импульсов.
10. Регистры сдвига.
11. Аналого-цифровой и цифро-аналоговые преобразователи.
12. Генераторы сигналов на основе АЦП и ЦАП.
13. Микропроцессорные системы в энергетике.
14. Производители микроконтроллеров.
15. Архитектуры микропроцессоров.
16. Производство микропроцессоров.
17. Принцип работы порта ввода-вывода.
18. Таймеры общего назначения.
19. Системный таймер.
20. Алгоритм борьбы с дребезгом кнопок.

21. Интерфейс USART.
22. Интерфейс CAN.
23. Интерфейс RS-422.
24. Интерфейс RS-232.
25. Интерфейс RS-485.
26. Интерфейс SPI.
27. Интерфейс I<sup>2</sup>C.
28. Жидкокристаллические индикаторы.
29. Язык программирования С.
30. Использование энкодера в микропроцессорной системе.

### Шкала оценивания

Шкала оценивания	Критерии оценивания
«Отлично»	Обучающийся глубоко и содержательно раскрывает тему доклада, не допустив ошибок. Ответ носит развернутый и исчерпывающий характер.
«Хорошо»	Обучающийся в целом раскрывает тему доклада, однако ответ хотя бы на один из них не носит развернутого и исчерпывающего характера.
«Удовлетворительно»	Обучающийся в целом раскрывает тему доклада и допускает ряд неточностей, фрагментарно раскрывает содержание теоретических вопросов или их раскрывает содержательно, но допуская значительные неточности.
«Неудовлетворительно»	Обучающийся не владеет выбранной темой

### 8.2.3. Оценочные средства остаточных знаний (тест)

1. Аналоговый сигнал отличается от цифрового тем, что:

- аналоговый сигнал – частный случай цифрового сигнала, который изменяется от 0 до 5 В;
- аналоговый сигнал – частный случай цифрового сигнала, который изменяется от низкого до высокого уровня напряжения;
- цифровой сигнал – это частный случай аналогового сигнала, который может принимать только два значения – высокий и низкий уровень

2. Микропроцессор – это электронная система, которая:

- универсальна и подходит для обработки любых сигналов;
- заточена под решение определённой задачи оптимальным образом;
- в зависимости от управляющей программы преобразует аналоговые сигналы в цифровые шины;
- может выполнять каждый момент времени одно из определенных действий, в зависимости от управляющей программы.

3. Какие модули обязательно входят в состав любого процессора? (Множественный выбор)

- ОЗУ;
- ПЗУ;
- АЛУ;
- АЦП;
- UART;
- регистры;
- схема управления выборкой команд.

#### 4. Арифметико-логическое устройство выполняет

- коммутирует передаваемые в шинах данные;
- вычисляет используемый программой объём системной памяти;
- арифметические и логические действия с аналоговыми сигналами;
- оптимизирует исходный код программы под текущие нужды электронной системы;
- указанные в программе действия с числами, которые передаются по цифровым шинам;
- указанные в программе арифметические и логические действия с аналоговыми сигналами.

#### 5. Микропроцессор использует шину адреса:

- для адресации действий арифметико-логического устройства;
- для адресации другого микропроцессора, с которым устанавливается связь;
- для выбора ячейки памяти, в которую нужно записать данные или считать их.

#### 6. Что определяет максимальное количество ячеек памяти, с которыми может работать микропроцессор?

- разрядность шины адреса;
- наличие соответствующих инструкций в АЛУ;
- количеством регистров общего назначения в микропроцессоре;
- объём памяти с которым может работать микропроцессор не ограничен.

#### 7. Для чего служит тактовый сигнал в микропроцессоре?

- для синхронизации всех процессов внутри микропроцессора;
- для генерации звуковых сигналов индикации в микропроцессоре;
- по фронту тактового сигнала происходит очистка регистров общего назначения;
- для определения момента времени, когда АЛУ требуется выдать результат наружу.

#### 8. Для чего служит сигнал сброса?

- сигнал сброса очищает всю оперативную память микропроцессора;
- сигнал сброса переводит счётчик выполнения программы в нулевое значение;

- сигнал сброса очищает память программы, позволяя тем самым записать новую;
- сигнал сброса отключает на короткое время микроконтроллер от питания, тем самым запуская выполнение программы с самого начала.

9. Для чего используются регистры общего назначения в микропроцессоре?

- для хранения команд АЛУ;
- для хранения настроек АЛУ;
- для хранения всего вышеперечисленного;
- для хранения операндов и результатов выполнения операций АЛУ.

10. К какой группе команд относятся команды инкремента и декремента?

- команды переходов;
- логические команды;
- арифметические команды;
- команды пересылки данных.

11. Какую функцию выполняют команды переходов?

- команды переходов переводят АЛУ в другой режим работы;
- команды переходов отвечают за распределение данных в памяти;
- команды переходов могут менять порядок выполнения программы;
- команды переходов загружают данные из модулей памяти во внутренние регистры микропроцессора.

12. Вызов функции является командой

- условного перехода;
- безусловного перехода с возвратом;
- безусловного перехода без возврата;
- арифметической или логической командой, в зависимости от функции.

13. Какую функцию выполняет команда инкремента?

- увеличивает счётчик программы на единицу;
- увеличивает число по заданному адресу на единицу;
- увеличивает адрес указанной переменной на единицу;
- меняет функциональное назначение шин адреса и данных.

14. Различие между CISC и RISC архитектурами

- RISC архитектура в отличие от CISC содержит уменьшенный до минимума набор команд;
- RISC архитектура в отличие от CISC поддерживает только гарвардскую архитектуру передачи данных;
- RISC архитектура в отличие от CISC не содержит команд, обеспечивающих безопасную работу системы;

- RISK архитектура в отличие от CISC подразумевает обязательное наличие в микропроцессоре арифметико-логического устройства.

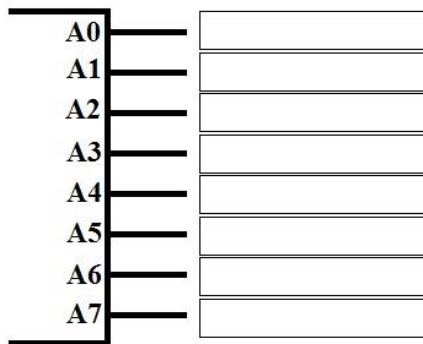
15. Переведите число 0b11101001 из двоичного вида в десятичный.

\_\_\_\_\_

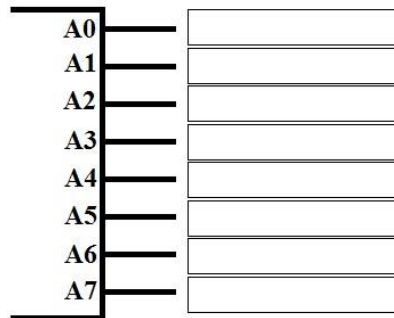
16. Перевести число 0b11101101 в шестнадцатеричную форму.

\_\_\_\_\_

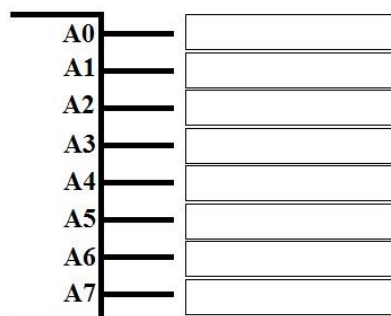
17. Если в бит регистра порта A записан 0, то соответствующий вывод порта работает как вход. Если же 1, то как выход. Отметьте в каком направлении будут работать выходы порта A, если в его регистр записано число 0xBC



18. Если в бит регистра порта A записан 0, то соответствующий вывод порта работает как вход. Если же 1, то как выход. Отметьте в каком направлении будут работать выходы порта A, если в его регистр записано число 56



19. Если в бит регистра порта A записан 0, то соответствующий вывод порта работает как вход. Если же 1, то как выход. Отметьте в каком направлении будут работать выходы порта A, если в его регистр записано число -5



20. Перевести 0x9a в десятичную.

---

21. Перевести 183 из десятичной системы в шестнадцатеричную.

Ответ записывается в шестнадцатеричном виде либо без дополнительных обозначений (например: AB)

либо с обозначением в конце - h (Например: ABh)

либо с обозначением в начале - x (Например: xAB)

---

22. Сложить 2 8-мибитных беззнаковых целых числа.  
10000010+00100100

---

23. Сложить 2 8-мибитных беззнаковых целых числа.  
01101001+11000100

---

24. Сложить 2 8-мибитных знаковых целых числа.

11101001+00110010

---

25. Сложить 2 8-мибитных знаковых целых числа.  
0xAB+0x30

---

26. Вычислить значение следующего выражения:  
((1 AND 0 OR 1) AND (1 OR 0)) XOR 1

---

27. Чему равно D?  
unsigned char A=15;  
unsigned char B=0;  
unsigned char D=0;  
B=A\*20;  
if (B > 200)  
{  
D=12;  
}  
else  
{  
D=4;  
}

---



28. Прямая адресация – это:

- операнд находится прямо в программе, сразу после команды;
- если сразу за командой следует адрес ячейки, в которой записан операнд;
- если команда, подразумевает, что операнд находится в определённой ячейке регистров общего назначения;
- если в команде указан адрес регистра, в котором, в свою очередь, записан адрес ячейки памяти, в которой хранится операнд.

29. Непосредственная адресация – это:

- операнд находится прямо в программе, сразу после команды;
- если сразу за командой следует адрес ячейки, в которой записан операнд;
- если команда, подразумевает, что операнд находится в определённой ячейке регистров общего назначения;
- если в команде указан адрес регистра, в котором, в свою очередь, записан адрес ячейки памяти, в которой хранится операнд.

30. Тип переменной в языке С определяет:

- количество байт, отведённых под переменную;
- скорость доступа к находящимся в переменной данным;
- метод интерпритации находящихся в переменной данных;
- адрес ячейки памяти, в которую помещается переменная.

31. Если память организована по принципу очереди, это означает, что:

- число, записанное первым, будет считано первым;
- число, записанное первым, будет считано последним;
- если буфер переполнен, то запись нового числа осуществляться не будет;
- если буфер переполнен, то запись нового числа будет осуществляться с начала буфера.

32. Если память организована по принципу стека, это означает, что:

- число, записанное первым, будет считано первым;
- число, записанное последним, будет прочитано первым;
- числа будут считаны только после заполнения всей памяти, отведённой под стек;
- числа будут считаны только после заполнения половины памяти, отведённой под стек.

33. Что такое адресное пространство?

- совокупность всех адресов в системе;
- совокупность всех адресов регистров, доступных микропроцессору;
- сопоставление фактических адресов в системе их буквенным обозначениям;

- двумерный массив в котором хранятся указатели на блоки памяти каждого модуля системы.

35. Какой модуль может не присутствовать в микроконтроллере?

- ПЗУ;
- ОЗУ;
- кварцевый резонатор;
- арифметико-логическое устройство.

36. Каким образом процессорное ядро может управлять другими модулями микроконтроллера?

- сигналами шины управления;
- путем записи в регистры этих модулей определенных чисел;
- посылкой определённых команд, указывающих, что делать модулю;
- некоторыми модулями – цифровыми сигналами, некоторыми – аналоговыми.

37. Основное требование к памяти программы

- быстродействие;
- энергонезависимость;
- большой объём памяти;
- минимальная частота тактирования.

38. Что показывает объём энергозависимой памяти в параметрах микроконтроллера?

- объём всех регистров, доступных АЛУ;
- общее количество всей доступной памяти;
- максимальный объём переменных, которые может создать программа;
- максимальный размер программы, которая может быть записана в микроконтроллер.

39. Какой тип колебательного контура или резонатора обеспечивает наилучшую точность и стабильность частоты?

- LC-цепь;
- RC-цепь;
- кварцевый резонатор;
- керамический резонатор.

40. Какой тип колебательного контура или резонатора может быть встроен в микросхему МК?

- LC-цепь;
- RC-цепь;
- кварцевый резонатор;
- керамический резонатор.

41. Для чего служит PLL?

- Для всего перечисленного;
- для деления частоты тактового сигнала;
- для умножения частоты тактового сигнала;
- для создания нескольких тактовых сигналов.
- 

### Шкала оценивания результатов тестирования

% верных решений (ответов)	Шкала оценивания
85 - 100	отлично
70 - 84	хорошо
50- 69	удовлетворительно
0 - 49	неудовлетворительно

### 8.2.4 Примеры заданий

Не забудьте выполнить подготовку к работе, описанную в разделе 3.1, а также резервное копирование проектов, описанное в разделе 1.1.

1. Для проекта Lab3\_1 выполните калибровку измерителя напряжения, сравнив показания на ЖКИ с показаниями мультиметра и подобрав значения калибровочных констант. Добейтесь, чтобы значение индикации на отладочной плате совпадало со значением на мультиметре.

*Пояснение.* Калибровочные константы именовются U\_ADC\_U и U\_ADC\_D и содержатся в модуле adc.h.

2. Убедитесь, что в проекте Lab3\_3 производится измерение температуры в градусах Цельсия (°C). Для этого прислоните палец (без лишних усилий!) к корпусу микроконтроллера и подержите примерно 20 секунд. Температура немного увеличится.

Измените программу так, чтобы температура также выводилась в Кельвинах (K) и градусах Фаренгейта (°F).

3. На основе проекта Lab3\_4 реализуйте вольтметр (как в проекте Lab3\_1), но с использованием DMA при работе с АЦП. Убедитесь, что показания на ЖКИ стали более стабильными, чем в проекте Lab3\_1.

4. На основе проекта Lab3\_5 организуйте измерения сразу по трем каналам: напряжение с внешнего потенциометра, температура со встроенного датчика и напряжение со встроенного датчика VREF. Напряжения выводите в мВ, температуру – в градусах Цельсия.

*Пояснение.* Канал напряжения встроенного датчика именуется ADC\_CH\_INT\_VREF.

### 8.2.3. Темы для самостоятельной работы студентов

1. Микроконтроллеры AVR.

2. Микроконтроллеры STMicroelectronics.
3. Архитектура микроконтроллеров серии 1986BE9х.
4. Микроконтроллер K1986BE92QI.
5. Компилятор и программная среда разработки Keil  $\mu$ Vision.
6. Реализация протокола обмена данными по интерфейсу RS-232.
7. Обмен данными по интерфейсу I2C/SPI/Microwire.
8. Обмен данными по интерфейсу CAN.
9. Обмен данными по интерфейсу RS-232.
10. Обмен данными по интерфейсу RS-485.
11. Организация связи микроконтроллера и ПК через USB.
12. Архитектура RISC.
13. Архитектура CISC.
14. Архитектура RISC-V.
15. Архитектура VLIW.
16. Отечественные микроконтроллеры Миландр.
17. Отечественные микропроцессоры Байкал.
18. Отечественные микропроцессоры Эльбрус.
19. Отечественные микроконтроллеры Микрон.
20. Применение микропроцессорных систем управления.

### Шкала оценивания

Шкала оценивания	Критерии оценивания
«Отлично»	обучающийся ясно изложил условие задачи, решение обосновал
«Хорошо»	обучающийся ясно изложил условие задачи, но в обосновании решения имеются сомнения;
«Удовлетворительно»	обучающийся изложил решение задачи, но обосновал его формулировками обыденного мышления;
«Неудовлетворительно»	обучающийся не уяснил условие задачи, решение не обосновал либо не сдал работу на проверку (в случае проведения решения задач в письменной форме).

### Типовые темы рефератов

1. Микроконтроллеры и изменение тока в сетях 0,4 кВ.
2. Микроконтроллеры при мониторинге параметров трансформаторов.
3. Цифровая подстанция.
4. Применение микроконтроллеров для коррекции реактивной мощности.
5. Микроконтроллеры для измерения напряжения в РПН 300 А 10кВ.
6. Режимы электропитания микроконтроллеров.
7. Способы защиты микропроцессорных систем от электромагнитных помех.

### Шкала оценивания

Шкала оценивания	Критерии оценивания
«Отлично»	Обучающийся глубоко и содержательно раскрывает тему самостоятельной работы, не допустив ошибок. Ответ носит

	развернутый и исчерпывающий характер.
«Хорошо»	Обучающийся в целом раскрывает тему самостоятельной работы, однако ответ хотя бы на один из них не носит развернутого и исчерпывающего характера.
«Удовлетворительно»	Обучающийся в целом раскрывает тему самостоятельной работы и допускает ряд неточностей, фрагментарно раскрывает содержание теоретических вопросов или их раскрывает содержательно, но допуская значительные неточности.
«Неудовлетворительно»	Обучающийся не владеет выбранной темой самостоятельной работы

#### 8.2.4.

### **Индивидуальные задания для выполнения расчетно-графической работы, курсовой работы (проекта)**

Методическое пособие по выполнению КР по дисциплине «Микропроцессорные устройства систем управления» имеется.

#### **8.2.5. ОЦЕНОЧНЫЕ СРЕДСТВА ПРОМЕЖУТОЧНОГО КОНТРОЛЯ**

##### **Вопросы (задания) для экзамена:**

1. Электронная система.
2. Микропроцессор с сокращенным набором команд
3. Микропроцессор с полным набором команд.
4. Представление чисел в микропроцессорной системе.
5. Способы адресации переменных в памяти процессора.
6. Структура микроконтроллера.
7. Типы тактирования микроконтроллеров.
8. Порты ввода-вывода. Структура и функциональное назначение портов общего назначения.
9. Электропотребление и режимы работы микроконтроллеров.
10. Прерывания в микроконтроллерах. События и их обработка в микроконтроллерах.
11. Основные функции модуля таймера-счётчика.
12. Интерфейсы, основные понятия.
13. Интерфейс UART.
14. Интерфейс SPI.
15. Прямой доступ к памяти (DMA).
16. Преобразования цифровых сигналов в аналоговые (ЦАП).
17. Преобразования аналоговых сигналов в цифровые (АЦП).
18. Постоянные запоминающие устройства.
19. Оперативные запоминающие устройства.
20. Устройства ввода информации.
21. Устройства вывода информации.

### 8.3. Методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций

Основной целью проведения промежуточной аттестации является определение степени достижения целей по учебной дисциплине или ее разделам. Осуществляется это проверкой и оценкой уровня теоретической знаний, полученных обучающимися, умения применять их в решении практических задач, степени овладения обучающимися практическими навыками и умениями в объеме требований рабочей программы по дисциплине, а также их умение самостоятельно работать с учебной литературой.

Организация проведения промежуточной аттестации регламентирована «Положением об организации образовательного процесса в федеральном государственном автономном образовательном учреждении «Московский политехнический университет»

#### 8.3.1. Показатели оценивания компетенций на различных этапах их формирования, достижение обучающимися планируемых результатов обучения по дисциплине

Код и наименование компетенции ПК-2 Разработка информационного обеспечения АСУП				
Этап (уровень)	Критерии оценивания			
	неудовлетворительно	удовлетворительно	хорошо	отлично
<b>знать</b>	Обучающийся демонстрирует полное отсутствие или недостаточное соответствие следующих знаний: стандартов при проектировании систем управления.	Обучающийся демонстрирует неполное соответствие следующих знаний: стандартов и других нормативно-технических документов в области разработки и проектирования систем управления.	Обучающийся демонстрирует частичное соответствие следующих знаний: проектирования отдельных блоков и устройств систем контроля, автоматизации и управления.	Обучающийся демонстрирует полное соответствие следующих знаний: проводить оценочные расчеты характеристик измерительной и вычислительной техники.
<b>уметь</b>	Обучающийся не умеет или в недостаточной степени умеет выполнять: оформлять конструкторскую и техническую документацию	Обучающийся демонстрирует неполное соответствие следующих умений: оформлять конструкторскую и техническую документацию в соответствии с действующими нормативными документами.	Обучающийся демонстрирует частичное соответствие следующих умений: разрабатывать и оформлять конструкторскую и техническую документацию в соответствии с действующими нормативными	Обучающийся демонстрирует полное соответствие следующих умений: проектировать отдельные системы автоматизации и управления

			документами, в том числе с применением систем компьютерного проектирования.	
<b>владеть</b>	Обучающийся не владеет или в недостаточной степени владеет: основами компьютерного моделирования.	Обучающийся владеет в неполном объеме и проявляет недостаточность владения навыками моделирования с использованием программных средств.	Обучающимся допускаются незначительные ошибки, неточности, затруднения, частично владеет навыками работы с современными программными средствами для решения практических задач	Обучающийся свободно применяет полученные навыки, в полном объеме владеет навыками работы современными программными средствами для решения практических задач в своей профессиональной деятельности.

### 8.3.2. Методика оценивания результатов промежуточной аттестации

Показателями оценивания компетенций на этапе промежуточной аттестации по дисциплине «Микропроцессорные устройства систем управления» являются результаты обучения по дисциплине.

#### Оценочный лист результатов обучения по дисциплине

Код компетенции	Знания	Умения	Навыки	Уровень сформированности компетенции на данном этапе / оценка
ПК-2 Разработка информационно го обеспечения АСУП	- требования стандартов и других нормативно-технических документов в области разработки и проектирования систем управления.	- разрабатывать и оформлять конструкторскую и техническую документацию в соответствии с действующими нормативными документами, в том числе с применением систем компьютерного проектирования.	- проектировать элементы систем управления.	
Оценка по дисциплине (среднее арифметическое)				

Оценка по дисциплине зависит от уровня сформированности компетенций, закрепленных за дисциплиной, и представляет собой среднее арифметическое от выставленных оценок по отдельным результатам обучения (знания, умения, навыки).

Оценка «зачтено» выставляется, если среднее арифметическое находится в интервале от 2,4 до 5,0. Оценка «не зачтено» выставляется, если среднее арифметическое находится в интервале от 0 до 2,4.

Оценка «отлично» выставляется, если среднее арифметическое находится в интервале от 4,5 до 5,0. Оценка «хорошо» выставляется, если среднее арифметическое находится в интервале от 3,5 до 4,4. Оценка «удовлетворительно» выставляется, если среднее арифметическое находится в интервале от 2,5 до 3,4. Оценка «неудовлетворительно» выставляется, если среднее арифметическое находится в интервале от 0 до 2,4.

Промежуточная аттестация обучающихся в форме экзамена проводится по результатам выполнения всех видов учебной работы, предусмотренных учебным планом по дисциплине «Микропроцессорные устройства систем управления», при этом учитываются результаты текущего контроля успеваемости в течение семестра. Оценка степени достижения обучающимися планируемых результатов обучения по дисциплине проводится преподавателем, ведущим занятия по дисциплине методом экспертной оценки. По итогам промежуточной аттестации по дисциплине выставляется оценка «отлично», «хорошо», «удовлетворительно» или «неудовлетворительно».

Шкала оценивания	Описание
Отлично	Выполнены все виды учебной работы, предусмотренные учебным планом. Студент демонстрирует соответствие знаний, умений, навыков приведенным в таблицах показателей, оперирует приобретенными знаниями, умениями, навыками, применяет их в ситуациях повышенной сложности. При этом могут быть допущены незначительные ошибки, неточности, затруднения при аналитических операциях, переносе знаний и умений на новые, нестандартные ситуации.
Хорошо	Выполнены все виды учебной работы, предусмотренные учебным планом. Студент демонстрирует неполное, правильное соответствие знаний, умений, навыков приведенным в таблицах показателей, либо если при этом были допущены 2-3 несущественные ошибки.
Удовлетворительно	Выполнены все виды учебной работы, предусмотренные учебным планом. Студент демонстрирует соответствие знаний, в котором освещена основная, наиболее важная часть материала, но при этом допущена одна значительная ошибка или неточность.
Неудовлетворительно	Не выполнен один или более видов учебной работы, предусмотренных учебным планом. Студент демонстрирует неполное соответствие знаний, умений, навыков приведенным в таблицах показателей, допускаются значительные ошибки, проявляется отсутствие знаний, умений, навыков по ряду показателей, студент испытывает значительные затруднения при оперировании знаниями и умениями при их переносе на новые ситуации.



## 9. Электронная информационно-образовательная среда

Каждый обучающийся в течение всего периода обучения обеспечивается индивидуальным неограниченным доступом к электронной информационнообразовательной среде Чебоксарского института (филиала) Московского политехнического университета из любой точки, в которой имеется доступ к информационно-телекоммуникационной сети «Интернет» (далее – сеть «Интернет»), как на территории филиала, так и вне ее. Электронная информационно-образовательная среда – совокупность информационных и телекоммуникационных технологий, соответствующих технологических средств, обеспечивающих освоение обучающимися образовательных программ в полном объеме независимо от места нахождения обучающихся. Электронная информационно-образовательная среда обеспечивает: а) доступ к учебным планам, рабочим программам дисциплин (модулей), практик, электронным учебным изданиям и электронным образовательным ресурсам, указанным в рабочих программах дисциплин (модулей), практик; б) формирование электронного портфолио обучающегося, в том числе сохранение его работ и оценок за эти работы; в) фиксацию хода образовательного процесса, результатов промежуточной аттестации и результатов освоения программы бакалавриата; г) проведение учебных занятий, процедур оценки результатов обучения, реализация которых предусмотрена с применением электронного обучения, дистанционных образовательных технологий; д) взаимодействие между участниками образовательного процесса, в том числе синхронное и (или) асинхронное взаимодействия посредством сети «Интернет». Функционирование электронной информационно-образовательной среды обеспечивается соответствующими средствами информационно-коммуникационных технологий и квалификацией работников, ее использующих и поддерживающих. Функционирование электронной информационно-образовательной среды соответствует законодательству Российской Федерации. Основными составляющими ЭИОС филиала являются: а) сайт института в сети Интернет, расположенный по адресу [www.polytech21.ru](http://www.polytech21.ru), <https://chebpolytech.ru/> который обеспечивает: - доступ обучающихся к учебным планам, рабочим программам дисциплин, практик, к изданиям электронных библиотечных систем, электронным информационным и образовательным ресурсам, указанным в рабочих программах (разделы сайта «Сведения об образовательной организации»); - информирование обучающихся обо всех изменениях учебного процесса (новостная лента сайта, лента анонсов); - взаимодействие между участниками образовательного процесса (подразделы сайта «Задать вопрос директору»); б) официальные электронные адреса подразделений и сотрудников института с Яндекс-доменом [@polytech21.ru](mailto:@polytech21.ru) (список контактных данных подразделений Филиала размещен на официальном сайте Филиала в разделе «Контакты», списки контактных официальных электронных данных преподавателей размещены в подразделах «Кафедры») обеспечивают взаимодействие между участниками образовательного процесса; в) личный кабинет обучающегося (портфолио) (вход в личный кабинет размещен на официальном сайте Филиала в разделе «Студенту» подразделе «Электронная информационно-образовательная

среда») включает в себя портфолио студента, электронные ведомости, рейтинг студентов и обеспечивает: - фиксацию хода образовательного процесса, результатов промежуточной аттестации и результатов освоения образовательных программ обучающимися,

- формирование электронного портфолио обучающегося, в том числе с сохранение работ обучающегося, рецензий и оценок на эти работы, г) электронные библиотеки, включающие электронные каталоги, полнотекстовые документы и обеспечивающие доступ к учебно-методическим материалам, выпускным квалификационным работам и т.д.: Чебоксарского института (филиала) - «ИРБИС» д) электронно-библиотечные системы (ЭБС), включающие электронный каталог и полнотекстовые документы: - «ЛАНЬ» -[www.e.lanbook.com](http://www.e.lanbook.com) - Образовательная платформа Юрайт -<https://urait.ru> е) платформа цифрового образования Политеха - <https://lms.mospolytech.ru/> ж) система «Антиплагиат» -<https://www.antiplagiat.ru/> з) система электронного документооборота DIRECTUM Standard — обеспечивает документооборот между Филиалом и Университетом; и) система «1С Управление ВУЗом Электронный деканат» (Московский политехнический университет) обеспечивает фиксацию хода образовательного процесса, результатов промежуточной аттестации и результатов освоения образовательных программ обучающимися; к) система «POLYTECH systems» обеспечивает информационное, документальное автоматизированное сопровождение образовательного процесса; л) система «Абитуриент» обеспечивает документальное автоматизированное сопровождение работы приемной комиссии.

## **10. Перечень основной и дополнительной учебной литературы, необходимой для освоения дисциплины**

### **Основная литература:**

1. Сажнев, А. М. Цифровые устройства и микропроцессоры : учебное пособие для вузов / А. М. Сажнев. — 2-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2021. — 139 с. — (Высшее образование). — ISBN 978-5-534-10883-5. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/472247>

2. Макуха, В. К. Микропроцессорные системы и персональные компьютеры : учебное пособие для вузов / В. К. Макуха, В. А. Микерин. — 2-е изд., испр. и доп. — Москва : Издательство Юрайт, 2021. — 156 с. — (Высшее образование). — ISBN 978-5-534-09117-5. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/472123>

### **Дополнительная литература**

1. Ким, Д. П. Теория автоматического управления : учебник и практикум для вузов / Д. П. Ким. — Москва : Издательство Юрайт, 2021. — 276 с. — (Высшее образование). — ISBN 978-5-9916-9294-6. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/468925>

2. Рачков, М. Ю. Оптимальное управление в технических системах : учебное пособие для вузов / М. Ю. Рачков. — 2-е изд., испр. и доп. — Москва : Издательство Юрайт, 2021. — 120 с. — (Высшее образование). — ISBN 978-5-534-09144-1. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/471588>

### **Периодика:**

Научный периодический журнал «Вестник Южно-Уральского государственного университета. Серия «Компьютерные технологии, управление, радиоэлектроника» : Научный рецензируемый журнал. <https://vestnik.susu.ru/ctcr> - Текст : электронный.

## **11. Профессиональные базы данных и информационно-справочные системы**

Профессиональная база данных и информационно-справочные системы	Информация о праве собственности (реквизиты договора)
Университетская информационная система РОССИЯ <a href="https://uisrussia.msu.ru/">https://uisrussia.msu.ru/</a>	Тематическая электронная библиотека и база для прикладных исследований в области экономики, управления, социологии, лингвистики, философии, филологии, международных отношений, права. свободный доступ
научная электронная библиотека Elibrary <a href="http://elibrary.ru/">http://elibrary.ru/</a>	Научная электронная библиотека eLIBRARY.RU - это крупнейший российский информационно-аналитический портал в области науки, технологии, медицины и образования, содержащий рефераты и полные тексты более 26 млн научных статей и публикаций, в том числе электронные версии более 5600 российских научно-технических журналов, из которых более 4800 журналов в открытом доступе свободный доступ
сайт Института научной информации по общественным наукам РАН. <a href="http://www.inion.ru">http://www.inion.ru</a>	Библиографические базы данных ИНИОН РАН по социальным и гуманитарным наукам ведутся с начала 1980-х годов. Общий объем массивов составляет более 3 млн. 500 тыс. записей (данные на 1 января 2012 г.). Ежегодный прирост — около 100 тыс. записей. В базы данных включаются аннотированные описания книг и статей из журналов и сборников на 140 языках, поступивших в Фундаментальную библиотеку ИНИОН РАН. Описания статей и книг в базах данных снабжены шифром хранения и ссылками на полные тексты источников из Научной электронной библиотеки.
Федеральный портал «Российское образование» [Электронный ресурс] – <a href="http://www.edu.ru">http://www.edu.ru</a>	Федеральный портал «Российское образование» – уникальный интернет-ресурс в сфере образования и науки. Ежедневно публикует самые актуальные новости, анонсы событий, информационные материалы для широкого круга читателей. Еженедельно на портале размещаются эксклюзивные материалы, интервью с ведущими специалистами – педагогами, психологами, учеными, репортажи и аналитические статьи. Читатели получают доступ к нормативно-правовой базе сферы образования, они могут пользоваться самыми различными полезными сервисами – такими, как онлайн-тестирование, опросы по актуальным темам и т.д.

## 12. Программное обеспечение (лицензионное и свободно распространяемое), используемое при осуществлении образовательного процесса

Профессиональная база данных и информационно-справочные системы	Информация о праве собственности (реквизиты договора)
Университетская информационная система РОССИЯ <a href="https://uisrussia.msu.ru/">https://uisrussia.msu.ru/</a>	Тематическая электронная библиотека и база для прикладных исследований в области экономики, управления, социологии, лингвистики, философии, филологии, международных отношений, права. свободный доступ
научная электронная библиотека Elibrary <a href="http://elibrary.ru/">http://elibrary.ru/</a>	Научная электронная библиотека eLIBRARY.RU - это крупнейший российский информационно-аналитический портал в области науки, технологии, медицины и образования, содержащий рефераты и полные тексты более 26 млн научных статей и публикаций, в том числе электронные версии более 5600 российских научно-технических журналов, из которых более 4800 журналов в открытом доступе свободный доступ
сайт Института научной информации по общественным наукам РАН. <a href="http://www.inion.ru">http://www.inion.ru</a>	Библиографические базы данных ИНИОН РАН по социальным и гуманитарным наукам ведутся с начала 1980-х годов. Общий объем массивов составляет более 3 млн. 500 тыс. записей (данные на 1 января 2012 г.). Ежегодный прирост — около 100 тыс. записей. В базы данных включаются аннотированные описания книг и статей из журналов и сборников на 140 языках, поступивших в Фундаментальную библиотеку ИНИОН РАН. Описания статей и книг в базах данных снабжены шифром хранения и ссылками на полные тексты источников из Научной электронной библиотеки.
Федеральный портал «Российское образование» [Электронный ресурс] – <a href="http://www.edu.ru">http://www.edu.ru</a>	Федеральный портал «Российское образование» – уникальный интернет-ресурс в сфере образования и науки. Ежедневно публикует самые актуальные новости, анонсы событий, информационные материалы для широкого круга читателей. Еженедельно на портале размещаются эксклюзивные материалы, интервью с ведущими специалистами – педагогами, психологами, учеными, репортажи и аналитические статьи. Читатели получают доступ к нормативно-правовой базе сферы образования, они могут пользоваться самыми различными полезными сервисами – такими, как онлайн-тестирование, опросы по актуальным темам и т.д.

## 12. Программное обеспечение (лицензионное и свободно распространяемое), используемое при осуществлении образовательного процесса

Аудитория	Программное обеспечение	Информация о праве собственности (реквизиты договора, номер лицензии и т.д.)
№1126 Помещение для самостоятельной работы обучающихся	Kaspersky Endpoint Security Стандартный Educational Renewal 2 года. Band S: 150-249	Номер лицензии 2B1E-211224-064549-2-19382 Сублицензионный договор №821 832.223.3К/21 от

		24.12.2021 до 31.12.2023
	MS Windows 10 Pro	договор № 392_469.223.3К/19 от 17.12.19 (бессрочная лицензия)
	AdobeReader	свободно распространяемое программное обеспечение (бессрочная лицензия)
	Гарант	Договор № 735_480.223.3К/20
	Yandex браузер	свободно распространяемое программное обеспечение (бессрочная лицензия)
	Microsoft Office Standard 2007(Microsoft DreamSpark Premium Electronic Software Delivery Academic(Microsoft Open License	номер лицензии-42661846 от 30.08.2007) с допсоглашениями от 29.04.14 и 01.09.16 (бессрочная лицензия)
	AIMP	отечественное свободно распространяемое программное обеспечение (бессрочная лицензия)
<b>№2116</b> Учебная аудитория для проведения учебных занятий всех видов, предусмотренных программой бакалавриата/специалитета/ магистратуры, оснащенная оборудованием и техническими средствами обучения, состав которых определяется в рабочих программах дисциплин (модулей). Компьютерный класс. Кабинет информационных систем и технологий ЭЛАРА	Windows 7 OLPNLAcdbc	договор №Д03 от 30.05.2012) с допсоглашениями от 29.04.14 и 01.09.16 (бессрочная лицензия)
	Kaspersky Endpoint Security Стандартный Educational Renewal 2 года. Band S: 150-249	Номер лицензии 2В1Е-211224-064549-2-19382 Сублицензионный договор №821_832.223.3К/21 от 24.12.2021 до 31.12.2023
	Microsoft Visual Studio 2019	свободно распространяемое программное обеспечение (бессрочная лицензия)
	КОМПАС-3D V16 и V17	договор № НП-16-00283 от 1.12.2016 (бессрочная лицензия)
	PaitNet	свободно распространяемое программное обеспечение (бессрочная лицензия)
	AIMP	отечественное свободно распространяемое программное обеспечение (бессрочная лицензия)
<b>№ 2026</b> Учебная аудитория для проведения учебных занятий всех видов, предусмотренных программой бакалавриата/специалитета/ магистратуры, оснащенная оборудованием и техническими средствами	Kaspersky Endpoint Security Стандартный Educational Renewal 2 года. Band S: 150-249	Номер лицензии 2В1Е-211224-064549-2-19382 Сублицензионный договор №821_832.223.3К/21 от 24.12.2021 до 31.12.2023
	Windows 7	договор №Д03 от 30.05.2012) с допсоглашениями от 29.04.14 и

обучения, состав которых определяется в рабочих программах дисциплин (модулей). Компьютерный класс. Лаборатория информационных технологий	OLPNLAcdbc	01.09.16 (бессрочная лицензия)
	AdobeReader	свободно распространяемое программное обеспечение (бессрочная лицензия)
	Гарант	Договор №Г-055/2022 от 01.12.2021
	Yandex браузер	свободно распространяемое программное обеспечение (бессрочная лицензия)
	Microsoft Office Standard 2007(Microsoft DreamSpark Premium Electronic Software Delivery Academic(Microsoft Open License	номер лицензии-42661846 от 30.08.2007) с допсоглашениями от 29.04.14 и 01.09.16 (бессрочная лицензия)
	Zoom	свободно распространяемое программное обеспечение (бессрочная лицензия)
	AIMP	отечественное свободно распространяемое программное обеспечение (бессрочная лицензия)

### 13. Материально-техническое обеспечение дисциплины

Тип и номер помещения	Перечень основного оборудования и технических средств обучения
Помещение для самостоятельной работы обучающихся №112б (г. Чебоксары, ул. К.Маркса. 60)	<u>Оборудование:</u> комплект мебели для учебного процесса; <u>Технические средства обучения:</u> компьютерная техника с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду Филиала
Учебная аудитория для проведения учебных занятий всех видов, предусмотренных программой бакалавриата/специалитета/ магистратуры, оснащенная оборудованием и техническими средствами обучения, состав которых определяется в рабочих программах дисциплин (модулей). Компьютерный класс. Лаборатория информационных технологий №202б (г. Чебоксары, ул. К.Маркса. 60)	<u>Оборудование:</u> комплект мебели для учебного процесса; доска учебная; стенды <u>Технические средства обучения:</u> компьютерная техника
Учебная аудитория для проведения учебных занятий	<u>Оборудование:</u> комплект мебели для учебного процесса; доска учебная; стенды

<p>всех видов, предусмотренных программой бакалавриата/специалитета/ магистратуры, оснащенная оборудованием и техническими средствами обучения, состав которых определяется в рабочих программах дисциплин (модулей). Компьютерный класс. Кабинет информационных систем и технологий ЭЛАРА №211б (г. Чебоксары, ул. К.Маркса. 60)</p>	<p><u>Технические средства обучения:</u> компьютерная техника; мультимедийное оборудование (проектор, экран)</p>
---	--

## 14. Методические указания для обучающегося по освоению дисциплины

### *Методические указания для занятий лекционного типа*

В ходе лекционных занятий обучающемуся необходимо вести конспектирование учебного материала, обращать внимание на категории, формулировки, раскрывающие содержание тех или иных явлений и процессов, научные выводы и практические рекомендации.

Необходимо задавать преподавателю уточняющие вопросы с целью уяснения теоретических положений, разрешения спорных ситуаций. Целесообразно дорабатывать свой конспект лекции, делая в нем соответствующие записи из основной и дополнительной литературы, рекомендованной преподавателем и предусмотренной учебной программой дисциплины.

### *Методические указания для занятий семинарского (практического) типа.*

Практические занятия позволяют развивать у обучающегося творческое теоретическое мышление, умение самостоятельно изучать литературу, анализировать практику; учат четко формулировать мысль, вести дискуссию, то есть имеют исключительно важное значение в развитии самостоятельного мышления.

Подготовка к практическому занятию включает два этапа. На первом этапе обучающийся планирует свою самостоятельную работу, которая включает: уяснение задания на самостоятельную работу; подбор основной и дополнительной литературы; составление плана работы, в котором определяются основные пункты предстоящей подготовки. Составление плана дисциплинирует и повышает организованность в работе.

Второй этап включает непосредственную подготовку к занятию, которая начинается с изучения основной и дополнительной литературы. Особое внимание при этом необходимо обратить на содержание основных положений и выводов, объяснение явлений и фактов, уяснение практического приложения рассматриваемых теоретических вопросов. Далее следует подготовить тезисы для выступлений по всем учебным вопросам, выносимым на практическое занятие или по теме, вынесенной на дискуссию (круглый стол), продумать примеры с целью обеспечения тесной связи изучаемой темы с реальной жизнью.

Готовясь к докладу или выступлению в рамках интерактивной формы (дискуссия, круглый стол), при необходимости следует обратиться за помощью к преподавателю.

### ***Методические указания к самостоятельной работе.***

Самостоятельная работа обучающегося является основным средством овладения учебным материалом во время, свободное от обязательных учебных занятий. Самостоятельная работа обучающегося над усвоением учебного материала по учебной дисциплине может выполняться в библиотеке университета, учебных кабинетах, компьютерных классах, а также в домашних условиях. Содержание и количество самостоятельной работы обучающегося определяется учебной программой дисциплины, методическими материалами, практическими заданиями и указаниями преподавателя.

### ***Самостоятельная работа в аудиторное время может включать:***

- 1) конспектирование (составление тезисов) лекций;
- 2) выполнение контрольных работ;
- 3) решение задач;
- 4) работу со справочной и методической литературой;
- 5) работу с нормативными правовыми актами;
- 6) выступления с докладами, сообщениями на семинарских занятиях;
- 7) защиту выполненных работ;
- 8) участие в оперативном (текущем) опросе по отдельным темам изучаемой дисциплины;
- 9) участие в беседах, деловых (ролевых) играх, дискуссиях, круглых столах, конференциях;
- 10) участие в тестировании и др.

### ***Самостоятельная работа во внеаудиторное время может состоять из:***

- 1) повторения лекционного материала;
- 2) подготовки к практическим занятиям;
- 3) изучения учебной и научной литературы;
- 4) изучения нормативных правовых актов (в т.ч. в электронных базах данных);
- 5) решения задач, и иных практических заданий
- 6) подготовки к контрольным работам, тестированию и т.д.;
- 7) подготовки к практическим занятиям устных докладов (сообщений);
- 8) подготовки рефератов, эссе и иных индивидуальных письменных работ по заданию преподавателя;
- 9) выполнения курсовых работ, предусмотренных учебным планом;
- 10) выполнения выпускных квалификационных работ и др.
- 11) выделения наиболее сложных и проблемных вопросов по изучаемой теме, получение разъяснений и рекомендаций по данным вопросам с преподавателями на консультациях.
- 12) проведения самоконтроля путем ответов на вопросы текущего контроля знаний, решения представленных в учебно-методических материалах кафедры задач, тестов, написания рефератов и эссе по отдельным вопросам изучаемой темы.



Текущий контроль осуществляется в форме устных, тестовых опросов, докладов, творческих заданий.

В случае пропусков занятий, наличия индивидуального графика обучения и для закрепления практических навыков студентам могут быть выданы типовые индивидуальные задания, которые должны быть сданы в установленный преподавателем срок.

#### **15. Особенности реализации дисциплины для инвалидов и лиц с ограниченными возможностями здоровья**

Обучение по дисциплине «Микропроцессорные устройства систем управления» инвалидов и лиц с ограниченными возможностями здоровья (далее ОВЗ) осуществляется преподавателем с учетом особенностей психофизического развития, индивидуальных возможностей и состояния здоровья таких обучающихся.

Для студентов с нарушениями опорно-двигательной функции и с ОВЗ по слуху предусматривается сопровождение лекций и практических занятий мультимедийными средствами, раздаточным материалом.

Для студентов с ОВЗ по зрению предусматривается применение технических средств усиления остаточного зрения, а также предусмотрена возможность разработки аудиоматериалов.

По дисциплине «Микропроцессорные устройства систем управления» обучение инвалидов и лиц с ограниченными возможностями здоровья может осуществляться как в аудитории, так и с использованием электронной информационно-образовательной среды, образовательного портала и электронной почты.

## ЛИСТ ДОПОЛНЕНИЙ И ИЗМЕНЕНИЙ

### рабочей программы дисциплины

Рабочая программа дисциплины рассмотрена, обсуждена и одобрена для исполнения в 2022-2023 учебном году на заседании кафедры, протокол № 10 от «14» мая 2022г.

Внесены дополнения и изменения в части актуализации лицензионного программного обеспечение, используемое при осуществлении образовательного процесса по данной дисциплины, а так же современных профессиональных баз данных и информационных справочных системах, актуализации тем для самостоятельной работы, актуализации вопросов для подготовки к промежуточной аттестации, актуализации перечня основной и дополнительной учебной литературы.

---

Рабочая программа дисциплины рассмотрена, обсуждена и одобрена для исполнения в 2023-2024 учебном году на заседании кафедры, протокол № 6 от «04» марта 2023г.

Внесены дополнения и изменения в части актуализации лицензионного программного обеспечение, используемое при осуществлении образовательного процесса по данной дисциплины, а так же современных профессиональных баз данных и информационных справочных системах, актуализации электронно-библиотечных систем.

---

Рабочая программа дисциплины рассмотрена, обсуждена и одобрена для исполнения в 2024-2025 учебном году на заседании кафедры, протокол № 8 от «16» марта 2024г.

Внесены дополнения и изменения в части актуализации лицензионного программного обеспечение, используемое при осуществлении образовательного процесса по данной дисциплины, а так же современных профессиональных баз данных и информационных справочных системах, актуализации электронно-библиотечных систем.

---

Рабочая программа дисциплины рассмотрена, обсуждена и одобрена для исполнения в 2025-2026 учебном году на заседании кафедры, протокол № 9 от «17» мая 2025г.

Внесены дополнения и изменения в части актуализации лицензионного программного обеспечение, используемое при осуществлении образовательного процесса по данной дисциплины, а так же современных профессиональных баз данных и информационных справочных системах, актуализации перечня основной и дополнительной учебной литературы, необходимой для освоения дисциплины